

DVP9840系列拼接处理器是采用高性能FPGA纯硬件图像处理内核，基于标准工业机箱和热插拔技术设计的高性能图像处理设备。

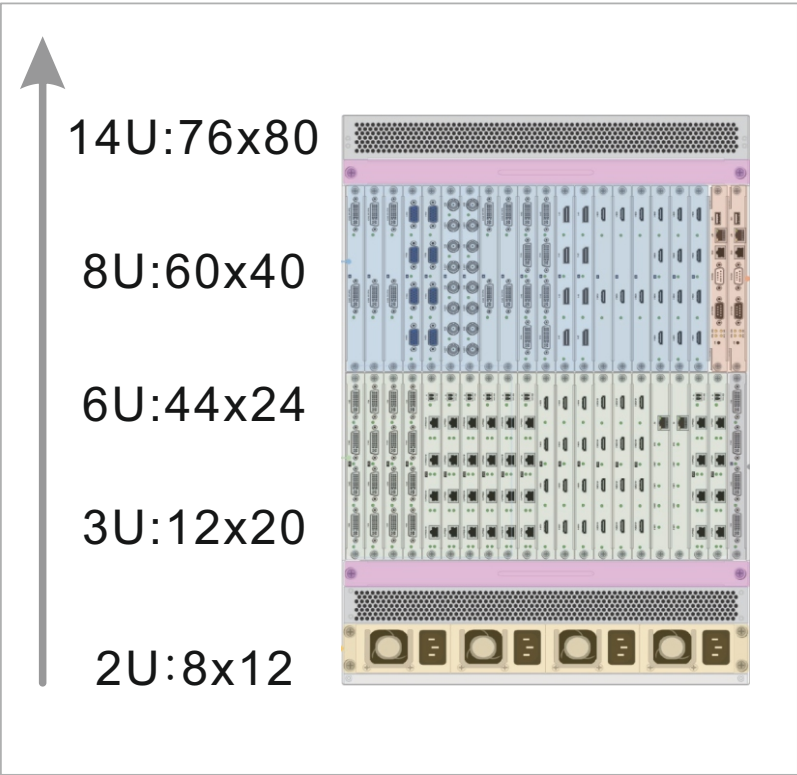
处理器采用先进的大容量高速FPGA阵列和高速数字多总线数据路由交换处理机制，从根本上保证对所有输入信号源进行数据全实时和一致性处理，图像无延迟、无离散化、不丢帧，实现了图像的完美呈现。可实现图像数据采集，信号切换，图像预监，4K处理，3D显示，图像拼接，多画面显示，画面叠加，画面漫游移动，中控管理等多种功能，是面向信息可视化、大型化、可控化推出的图像处理产品。



功能介绍

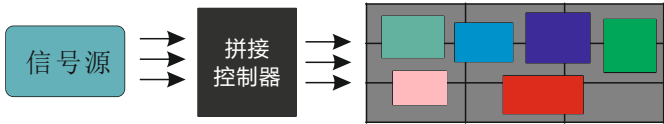
- 最大支持76通道图像拼接
- 最大支持80路信号输入
- 单口支持4K 输输入和4K输出
- 支持回显功能和监视功能
- 窗口组合、开窗、移动、缩放、漫游、跨屏、复制，冻结
- 支持倍线处理
- 窗口边框及颜色设置
- 任意尺寸信号的裁切显示
- 多屏幕零时差同步显示
- 支持16个窗口输出
- 字幕功能
- 支持EDID管理
- 支持软件及中控控制
- 10组预设

DVP9840系列



多画面处理

DVP9840采用大容量高速FPGA阵列,并通过硬件资源均衡技术，单个DVI通道输出4个窗口，拼接后画面最多可达144个。



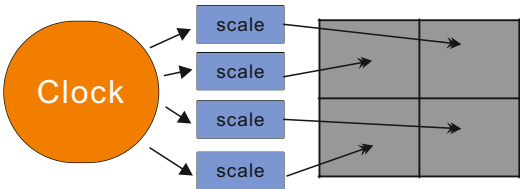
高精度浮点运算图像缩放技术

先进的FPGA临近16点缩放技术，保证高清信号缩放显示更为清晰。



多屏拼接同步技术

DVP9840系列拼接处理器采用同时钟运算方式，确保在拼接显示高速运动画面时，屏与屏之间无显示时差，保证图像高度一致同步。



支持错位异型拼接

DVP9840支持分布在多个显示屏幕上的同一画面分拆，可对拆分后不同屏幕上的画面位移调整，支持物理错位的异型拼接。



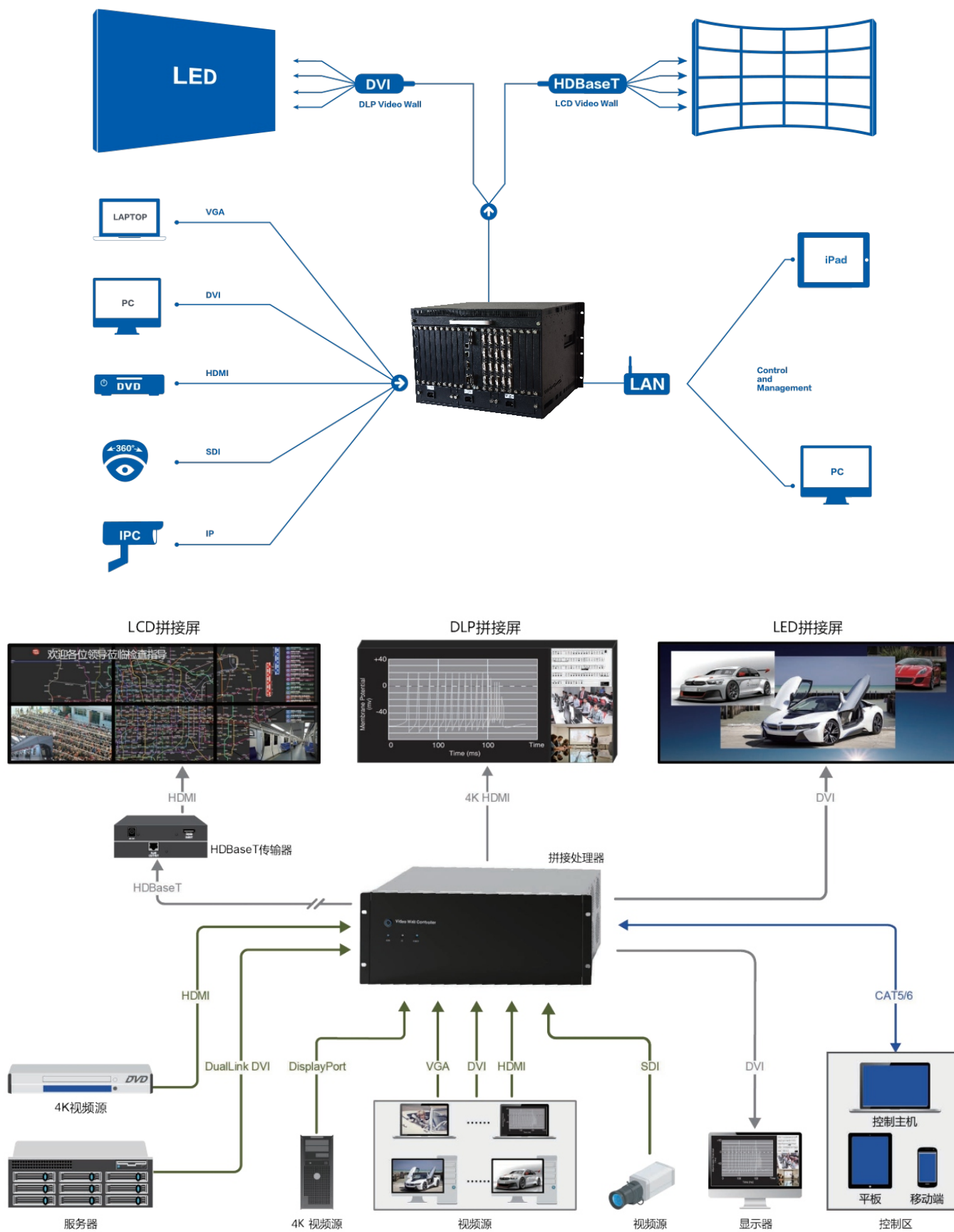
字幕和时间显示

DVP9840可在输入源叠加时间、字幕、信号源名称。



画面冻结（定格）显示

DVP9840支持对拼接大屏上的关键任务可视化信息冻结（定格）显示，一键操作冻结/解冻拼接大屏上所有显示窗口。



DVI/HDMI /DP视频输入

接口形态	DVI-I/HDMI/DP插座
信号标准	DVI1.0 , HDMI1.3 HDMI 1.4 Dual-link DVI
支持分辨率	VESA标准 , PC to 1920x1200 , 4K@3840x2160

VGA 视频输入

接口形态	DB15 插座
信号标准	R、 G、 B、 Hsync、 Vsync:0 to1Vpp±3dB (0.7V Video+0.3v Sync) 75 ohm black level : 300mV Sync-tip : 0V
支持分辨率	VESA标准 , PC to 1920x1200

复合视频CVBS输入 (CV)

接口形态	BNC
信号标准	PAL/NTSC 1Vpp±3db (0.7V Video+0.3v Sync) 75 ohm
支持分辨率	480i,576i

3G-SDI视频输入 选配

接口形态	BNC
信号标准	SD-SDI , HD-SDI , 3G-SDI
支持分辨率	1080p 60/50/30/25/24/25(PsF)/24(PsF) 720p 60/50/25/24 1080i 1035i 625/525 line

DVI视频输出

接口形态	DVI-I插座
信号标准	DVI标准 : DVI1.0 HDMI1.4 VGA标准 : VESA Dual-link DVI
支持分辨率	800x600, 1024x768, 1280x720, 1280x800, 1280x1024 , 1360x768 , 1366x768, 1440x900, 1440x1050, 1600x1200 , 1680x1080, 1920x1080, 1920x1200,4Kx2K@3840X2160 (Dual-link DVI/HDMI)

整机参数

重量	2U-7Kg , 3U-15Kg , 4U-16Kg,6U-20Kg,8U-25Kg,10U-32Kg,14U-48Kg
尺寸 (mm)	2U , 3U , 4U,6U,8U,10U,14U (1U高度为44mm)
输入电源	100VAC-240VAC 50/60Hz
最大功率	2U-58W , 3U-78W , 4U-102W,6U-128W,8U-156W,10U-202W,14U-250W
工作温度	0℃~45℃
储藏湿度	10%~90%
型号	DVP9840(A/B/C/D/E)